SAAI064

Pilote de 4 afficheurs à LED à bus I²C

Fonctions spéciales Numérique

généré par le circuit intégré lui-même ; il met tous les bits à « 0 », ce qui se traduit par l'extinction de tous les segments (l'affichage est éteint). Seul l'indicateur d'initialisation de la tension d'alimentation est positionné (mis à « 1 »).

Commande externe (C_{EXT})

La mise en place d'un condensateur vers la masse permet de définir la fréquence de multiplexage. Si cette broche est reliée à la masse ou à V_{CC} ou encore si elle reste en l'air, l'oscillateur est à l'arrêt.

Sorties segments

Les sorties de segments P1 à P16 sont des lignes de drain de courant pilotables qui se laissent activer par les bits de données correspondants et se laissent paramétrer par les bits de commande C4 à C6.

Sorties multiplexées

Les sorties multiplexées MXI et MX2 sont commandées, en mode dynamique, par un signal d'horloge dérivé de celui fourni par l'oscillateur interne. En mode statique, seule MXI est active. Les sorties



sont constituées d'un émetteur-suiveur capable de commander directement les anodes communes d'une paire d'afficheurs sans que la dissipation de puissance de devienne trop importante. Si cela devait être le cas il faudra prévoir des transistors externes additionnels.

Exemple d'application:

Pilote I²C universel Elektor, décembre 2002

Valeurs-limites maximales **Paramètre** Conditions **Symbole** Min. Max. Unité $V_{FF} = 0 V$ V_{CC} ٧ Tension d'alimentation -0.518 Consommation de courant I_{CC} - 50 200 mΑ en broche 13 SOTIOI-I (DIL) P_{tot} 1000 mW Dissipation de puissance P_{tot} SO137-1 (SO) 500 mW ٧ $V_{FF} = 0 V$ V23 24 -0.5Tension sur SDA, SCL 5,9 $V_{EE} = 0 V$ $V_{CC} + 0,5$ ٧ Tension sur ADR à MX et MX2 à P16 $V_{1...11}, V_{14...22}$ -0.5Courant d'entrée/de sortie sorties OFF $\pm I_{I/O}$ 10 mΑ de toutes les broches °C T_{amb} - 40 +85 Plage des températures de service

SAAI064

Pilote de 4 afficheurs à LED à bus I²C

Fonctions spéciales Numérique

ELEKTOR INFOCARTE 1/2003

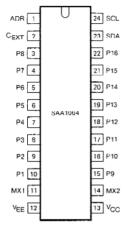
Fabricant:

Philips Semiconductors

www.semiconductors.philips.com

Le pilote de LED peut commander 4 afficheurs 7 segments à point décimal, par la mise en œuvre d'un multiplexage par paire d'afficheurs voire par afficheur. Le SAA1064 dispose d'une interface I²C qui permet, en mode d'écriture (write mode), la définition de 4 adresses-esclaves différentes et. en mode de lecture (read mode), l'émission d'un indicateur de réinitialisation de l'alimentation (bower reset flag). Le circuit intégré dispose en outre de 16 sorties de drain de courant pouvant, par logiciel, être amenées à drainer entre 0 et 21 mA, 2 sorties de commande multiplexées pour les anodes communes des segments, un oscillateur multiplex intégré, des bits de commande permettant l'instauration d'un mode soit statique soit dynamique soit d'effacement (blank) et, à ne pas oublier, un bit permettant le test des segments.

Formes de boîtiers et brochage:



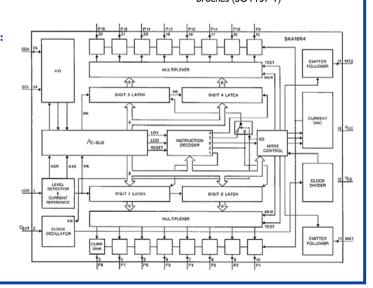
AA1064 : boîtier plastique DIL à 24 broches

(SOT101-1)

SAA1064T: boîtier plastique Mini-pack à 24

broches (SOT137-1)

Structure interne:



SAAI064

Pilote de 4 afficheurs à LED à bus I²C

Fonctions spéciales Numérique



Symbole	Br.	Description			
ADR	I	Bus I ² C, entrée d'adresse esclave			
C _{EXT}	2	Commande externe			
P8P1	310	Sortie segment			
MXI	11	Sortie multiplexée			
V _{EE}	12	Masse			
V _{CC}	13	Tension d'alimentation positive			
MX2	14	Sortie multiplexée			
P9P16	1522	Sortie segment			
SDA	23	Bus I ² C, données sérielles			
SCL	24	Bus I ² C, horloge sérielle			

Adressage:

Ligne d'adresse ADR

L'application d'une tension analogique (V_{EE} , $3/8 \cdot V_{CC}$, $5/8 \cdot V_{CC}$ et V_{CC}) à la ligne ADR permet la sélection de 4 adresses-esclaves. Celles-ci correspondent aux adresses hexadécimales valides de 70, 72, 74 et 76 pour l'écriture et de 71, 73, 75 et 77 pour la lecture. Le SAA1064 ignore toutes les autres adresses.

Octet d'état (Status byte)

Le seul bit de l'octet d'état est l'indicateur de réinitialisation de l'alimentation (power reset flag). La présence à ce niveau d'un « 1 » logique signale un problème au niveau de la tension d'alimentation qui s'est manifesté depuis le dernier processus de lecture de ce bit. Une fois le processus de lecture terminé, l'indicateur est remis à un « 0 » logique.

Sous-adressage

Les bits SC, SB et SA constituent un pointeur et déterminent le registre dans lequel seront écrits les données de l'octet d'instruction suivant. Tous les autres octets seront ensuite écrits dans les registres ayant les sous-adresses suivantes (auto-incrémentation), ce qui permet une initialisation rapide par le maître. Le pointeur tourne en boucle de 7 à 0.

SC	SB	SA	Sous- adresse	Fonction		
0	0	0	00	Registre		
				de commande		
0	0	ı	01	Chiffre I		
0	ı	0	02	Chiffre 2		
0	ı	I	03	Chiffre 3		
I	0	0	04	Chiffre 4		
I	0	I	05	D ((
I	I	0	06	Réservé, reste inutilisé		
I	I	ı	07			

Données

Le segment est allumé lorsque le bit de donnée correspondant est à « I » logique. Les bits de donnée D17 à D10 correspondent au chiffre I, D27 à D20 au chiffre I, D37 à D30 au chiffre I, D47 à D40, au chiffre I, Les bits de poids fort (MSB) correspondent aux sorties P8 et P16, les bits de poids faible (LSB) étant eux reliés aux lignes P1 et P9. La numérotation des chiffres I à I recoupe leur sous-adresse (hex) I à I.

SDA, SCL

Les entrée/sortie SDA et SCL répondent aux spécifications du bus l²C. Des diodes de pincement protègent les entrées contre des crêtes de tension. Il faudra éviter, pour cette raison, que la tension d'alimentation ne dépasse 5,5 V. La prise en compte des données de fait sur l'arrivé du flanc positif de l'impulsion d'acquiescement (aknowledge) sur la ligne SCL.

Initalisation à la mise sous tension (Power-on-reset) Le signal d'initialisation à la mise sous tension est

SAA1064 Pilote de 4 afficheurs à LED à bus 1²C

Fonctions spéciales Numérique



Paramètre	Conditions	Symbole	Min.	Тур.	Max.	Unité
ALIMENTATION (Broche 13)						
Tension d'alimentation		V _{CC}	4,5	5,0	15	٧
Consommation de courant	toutes sorties inactives, V _{CC} = 5 V	I _{CC}	7,0	9,5	14,0	mA
Dissipation de puissance	toutes sorties inactives	P _d	-	50		mW
Pásistan sa tharmisus	boîtier DIL	R _{th j-a}	-	35		K/W
Résistance thermique	boîtier SO	R _{th j-a}	-	105		K/W
SDA, SCL (Broches 23, 24)						
Tension d'entrée		V _{23,24}	0		5,5	٧
Tension d'entrée Bas (Low)		V _{IL(L)}			1,5	٧
Tension d'entrée Haut (High)		$V_{IH(L)}$	3,0			٧
Courant d'entrée Bas (Low)	$V_{23,24} = V_{EE}$	-I _{IL}			10	μΑ
Courant d'entrée Haut (High)	$V_{23,24} = V_{CC}$	I _{IH}			10	μΑ
Tension de sortie Bas (Low)	$I_O = 3 \text{ mA}$	V _{OL(L)}			0,4	٧
Consommation de courant en sortie		I _{SDA}	3			mΑ
ENTRÉE D'ADRESSE (Broche 1)						
Tension de programmation $A0 = 0$, $A1 = 0$		VI	V _{EE}			
A0 = I, AI = 0		V _I	% ·V _{CC}	¾ ·V _{CC}	% ·V _{CC}	٧
A0 = 0, AI = I		VI	% ⋅V _{CC}	%·V _{CC}	% ·V _{CC}	٧
A0 = I, AI = I		VI	13//6 ·V _{CC}	¹% ·V _{CC}	¹¼6 ·V _{CC}	٧
Courant d'entrée Bas (Low)	$V_I = V_{EE}$	-I ₁			10	μΑ
Courant d'entrée Haut (High)	$V_I = V_{CC}$	I _I			10	μΑ
COMMANDE EXTERNE C _{EXT} (Broche 2	2)	•				
Tension d'entrée Bas (Low)		V _{IL}			V _{CC} -3,3	٧
Tension d'entrée Haut (High)		V _{IH}	V _{CC} -1,5			٧
Courant d'entrée	V ₂ = 2 V	I ₂	-140	-160	-180	μΑ
Courant d entree	V ₂ = 4 V	I ₂	140	160	180	μΑ
SORTIES SEGMENT (Broches 3-10, 15-22	2)	•				
Tension de sortie	I _O = 15 mA	V _O			0,5	٧
Courant de fuite de sortie Haut (High)	V _O = V _{CC} = 15 V	I _{LO}			±10	μΑ
Courant tous bits de cmde. Haut (High)	V _{OL} = 5 V	Io	17,85	21	25,2	mA
de sortie Apport du bit de cmde. C4		I _O	2,55	3,0	3,6	mA
bas (Low) Apport du bit de cmde. C5		I _O	5,1	6,0	7,2	mA
Apport du bit de cmde. C6		I _O	10,2	12,0	14,4	mA
Précision du courant de sortie		Δl _O			7,5	%
SORTIES MULTIPLEXÉES (Broches II, I	4)					
Tension de sortie max. Bas(si ON)	-I _{MPX} = 50 mA	V _{MPX}	V _{CC} -1,5			٧
Courant de sortie max. Haut (si ON)	V _{MPX} = 2 V	- I _{MPX}	50		110	mA
Courant de sortie max. Bas (si OFF)	V _O = 2 V	I _{MPX}	50	70	110	μА
Durée d'impulsion	C _{EXT} = 2,7 nF	T _{MPX}	5		10	ms
Rapport cyclique		.1.1.		48,5		%